

VEER BAHADUR SINGH PURVANCHAL UNIVERSITY, JAUNPUR

Time- Table

LL.M. I Semester EXAMINATION-Regular/Carry Forwared (2024-25) TIME: 10.00 A.M. to 01.00 P.M.

LL.M. Ist Year (I Semester)

DAMPATE	Semester	Paper	PAPER'S NAME
DAY/DATE 22-01-2025	I	I	Constitutional Law of India-I
Wednesday	Semester		
24-01-2025	I	II	Jurisprudence-I
Friday	Semester		
27-01-2025	I	III	Environmental Law and Human Rights
Monday	Semester		or
•			Public International Law
			or
			Regulation of Labour Management Relations
30-01-2025	I	IV	Law of Torts
Thursday	Semester		or
			Legal Regulation of Economic Enterprises
			or
			Criminology and Penology

LL.M. III Semester EXAMINATION-Regular (2024-25) TIME: 10.00 A.M. to 01.00 P.M.

LL.M. IInd Year (III Semester)

	LL.M. Hud Tear (III Semester)				
DAY/DATE	Semester	Paper	PAPER'S NAME		
23-01-2025	III	I	Legal Education and Research Methodology		
Thursday	Semester		5		
25-01-2025	III	II	(A) General Principal of Criminal Law In India		
Saturday	Semester		(B) Business Organisation		
			(C) Constitutionalism & Constitutional		
			Development In India & England		
			(D) Constitutional & Administrative Law Problems		
			Relating to Taxasation		
28-01-2025	III Semester	III	(A) Procedural Law-I		
Tuesday	Semester		(B) Business Management (Company		
			Managenment & Administrative)		
			(C) Comprative & Co-Operative Federlism		
			(D) Tax on Business & Industry		

नोट-

- 1 परीक्षा कार्यक्रम में किसी प्रकार का परिवर्तन नहीं किया जायेगा।
- 2 किसी परीक्षार्थी की परीक्षा छूट जाने / बहिष्कार करने की दशा में पुनः परीक्षा नहीं करायी जायेगी।
- 3 परीक्षा कार्यक्रम विश्वविद्यालय की वेबसाइट www.vbspu.ac.in पर भी उपलब्ध है।

डा0(विनोद कुमार सिंह) परीक्षा नियंत्रक

पत्राक- परीक्षा / 2024 / 2/3 0 %

दिनांक- 24 12 20 24-

प्रतिलिपिः निम्नलिखित को सूचनार्थ।

- 1 संकायाध्यक्ष, विधि संकाय, वी. बी. एस. पूर्वान्चल विश्वविद्यालय, जौनपुर।
- 2 समस्त सम्बन्धित प्राचार्य सम्बद्ध महाविद्यालय, वी. बी. एस. पूर्वान्चल विश्वविद्यालय, जौनपुर।
- 3 प्रभारी, एम. आई. सेल, को वेबसाइट पर अपलोड करने हेतु।
- 4 प्रभारी, अतिगोपनीय।

परीक्षा नियंत्रक